

Fig. 1

Output of Mapping Logic	M<2>=L				M<2>=H			
	M<1:0>=HH	M<1:0>=HL	M<1:0>=LH	M<1:0>=LL	M<1:0>=HH	M<1:0>=HL	M<1:0>=LH	M<1:0>=LL
ma<12>	LV	ra<11>	ra<11>	ra<11>	LV	ra<11>	ra<11>	ra<11>
ma<11>	ra<11>	LV	ra<10>	ra<10>	ra<11>	LV⊕ra<11>	ra<10>	ra<10>
ma<10>	ra<10>	ra<10>	LV	ra<9>	ra<10>	ra<10>	LV⊕ra<10>	ra<9>
ma<9>	ra<9>	ra<9>	ra<9>	LV	ra<9>	ra<9>	ra<9>	LV⊕ra<9>

Fig. 2

Selected Cell Block by M<2:0> & LV					
M<2>=L			M<2>=H		
M<1:0>=HH	M<1:0>=HL	M<1:0>=LH	M<1:0>=LL	M<1:0>=HH	M<1:0>=HL
0,1,2,3 4,5,6,7	0,1,2,3 8,9,10,11	0,1,4,5 8,9,12,13	0,2,4,6 8,10,12,14	0,1,2,3 4,5,6,7	0,1,2,3 12,13,14,15
8,9,10,11 12,13,14,15	4,5,6,7 10,11,12,13,14,15	2,3,6,7 10,11,14,15	1,3,5,7 9,11,13,15	8,9,10,11 12,13,14,15	2,3,4,5 10,11,12,13
LV = "L"	0,1,2,3 8,9,10,11	0,1,4,5 8,9,12,13	0,2,4,6 8,10,12,14	0,1,2,3 4,5,6,7	0,1,6,7 8,9,14,15
LV = "H"	8,9,10,11 12,13,14,15	2,3,6,7 10,11,14,15	1,3,5,7 9,11,13,15	4,5,6,7 8,9,10,11	2,3,4,5 10,11,12,13
					1,2,5,6 9,10,13,14

Fig. 3

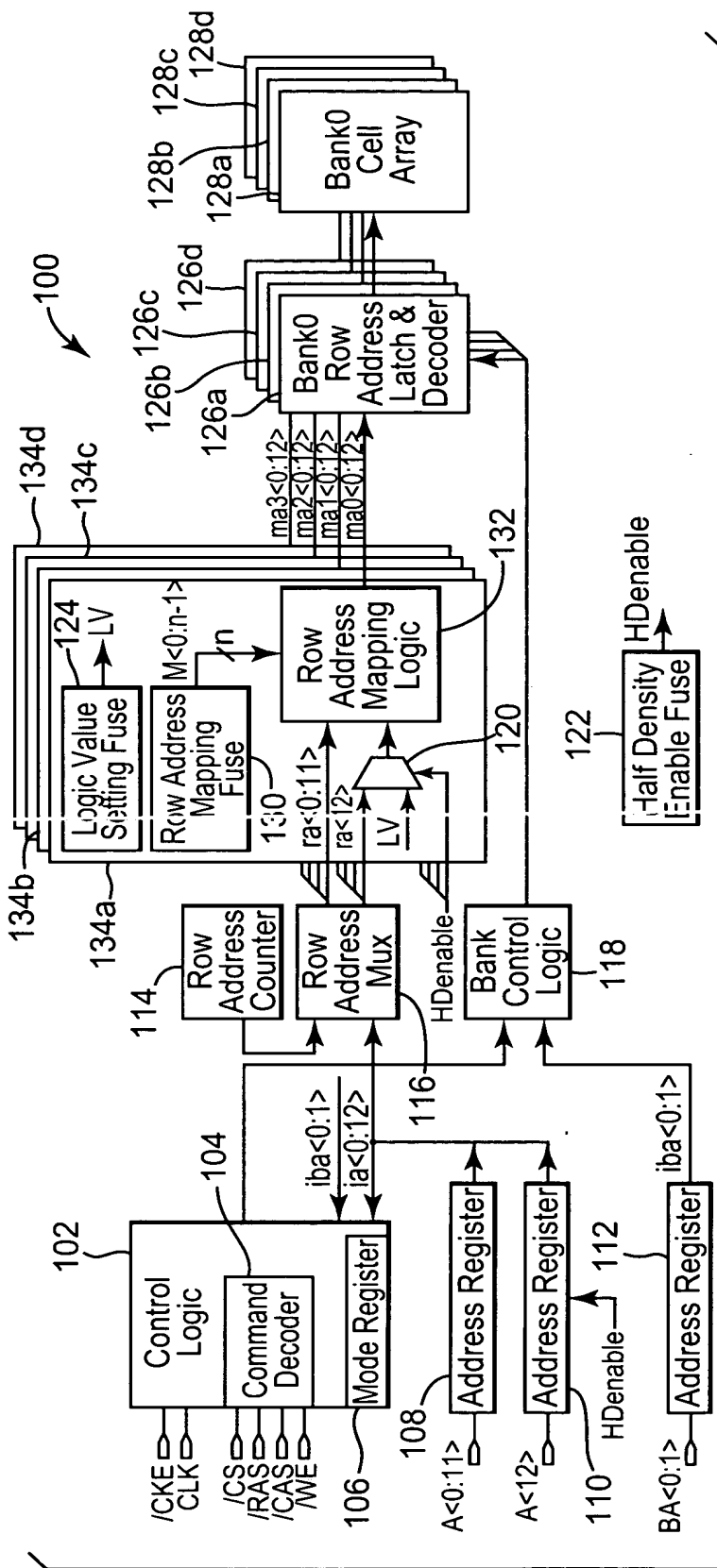


Fig. 4